

Zentralübung Rechnerstrukturen: Parallelismus und Parallele Programmierung

5. Aufgabenblatt

Besprechung: 20. Juni 2016

1 Parallelismus

1.1 Leistungsbewertung

Gegeben sei ein Multiprozessorsystem mit 16 Prozessoren. Die Leistungssteigerung gegenüber einem Einprozessorsystem sei $S(16) = 8$. Die Ausführungszeit auf dem Einprozessorsystem sei $T(1) = 800$ und die Anzahl der auszuführenden Einheitsoperationen auf dem Multiprozessorsystem sei $P(16) = 1200$.

- a) Berechnen Sie die Effizienz $E(16)$, die parallele Ausführungszeit $T(16)$ und den Parallelindex $I(16)$.
- b) Interpretieren Sie den berechneten Parallelindex. Berechnen Sie außerdem die Auslastung $U(16)$.
- c) Ermitteln Sie anhand von Amdahls Gesetz den Bruchteil des Programms, der nur sequentiell ausführbar ist.

1.2 Leistungsbewertung

Die Ausführungszeit einer sequentiellen Anwendung betrage T_{seq} . Von dieser Anwendung lassen sich 20 % nicht parallelisieren. Die verbleibenden 80 % werden zwischen den Prozessoren gleichmäßig verteilt. Das bedeutet, dass jeder Prozessor ungefähr den gleichen Anteil der zu parallelisierenden Aufgabe bearbeitet und jeder gleichviel Zeit benötigt. Beispielsweise betrage die Ausführungszeit der parallelen Anteile der Anwendung 20 % der sequentiellen Ausführungszeit, wenn vier Prozessoren sie ausführen.

- a) Setzen Sie voraus, dass die Parallelisierung keinen Aufwand verursacht. Berechnen Sie die Beschleunigung und die Effizienz bei einer unterschiedlichen Anzahl von Prozessoren. Fügen Sie die Ergebnisse in die vorgegebene Tabelle ein.

Prozessoren	$n = 2$	$n = 4$	$n = 8$	$n = 16$	$n = 32$
Beschleunigung					
Effizienz					

- b) Evaluieren Sie zusätzlich die Skalierbarkeit mit Hilfe der berechneten Werte.
- c) Zur Steigerung der Genauigkeit der Berechnung nehmen Sie nun an, dass durch jeden verwendeten Prozessor eine zusätzliche Bearbeitungszeit von 1 % der ursprünglichen sequentiellen Ausführungszeit benötigt wird. Berechnen Sie Beschleunigung und Effizienz für 64 Prozessoren.

1.3 Leistungsbewertung

Ein Einprozessorsystem soll erweitert werden. Dabei existieren folgende, in der Anschaffung gleich teure Alternativen:

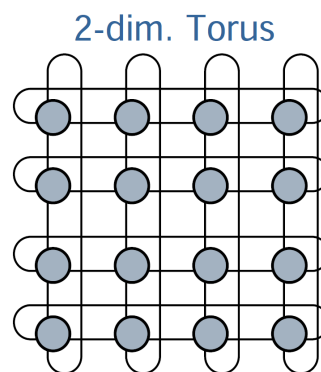
- Ausbau zu einem 2-fach SMP-System,
d.h. die Installation eines zweiten identischen Hauptprozessors mit Zugriff auf einen gemeinsamen Hauptspeicher. Auf Grund der notwendigen Synchronisation beim Zugriff auf den gemeinsamen Speicher wird die Ausführungszeit des Programms um 2 % der unparallelisierten Ausführungszeit erhöht.
- Einsetzen eines mathematischen Coprozessors.
Dieser bietet eine 10x schnellere Ausführung der Gleitkommaarithmetik als der vorhandene Systemprozessor. Es ist allerdings keine parallele Verarbeitung, d.h. der gleichzeitige Einsatz von Haupt- und Coprozessor, möglich.

Das zu bearbeitende Problem ist zu 74 % parallelisierbar. Der Anteil der Gleitkommaarithmetik am Gesamtprogramm beträgt 40 %. Bestimmen Sie, welche der beiden Möglichkeiten unter dem Gesichtspunkt der Ausführungszeit zu bevorzugen ist.

2 Parallele Programmierung

Eine Methode aus der Numerischen Mathematik arbeitet auf einem 2D-Torus mit $n * n$ Knoten. Dabei werden die Zustände der Knoten, basierend auf ihrem aktuellen Zustand und den Zuständen ihrer vier Nachbarknoten, aktualisiert. In jeder Iteration werden drei Schritte durchgeführt:

1. Im ersten Schritt müssen zuerst die Zustände aus dem Speicher gelesen werden.
2. Im zweiten Schritt wird die Berechnung ausgeführt.
3. Im dritten Schritt werden die neuen Zustände zurück in den Speicher geschrieben.



- a) Gegeben sei ein SMP-Knoten mit P Prozessoren:

Beachten Sie, dass in diesem System immer nur ein Lese- oder Schreibzugriff ausgeführt werden kann. Setzen Sie zusätzlich voraus, dass sich die Lese- und Schreibzugriffe nicht mit den Berechnungen überlappen (z.B. wegen einer vorherigen Synchronisation).

Berechnen Sie die Beschleunigung der Anwendung bei der Ausführung auf dem SMP-Knoten. Welches Problem tritt in dem SMP-System auf?

- b) Was ändert sich, wenn auf eine Synchronisation vor der Berechnung verzichtet wird?
- c) Um eine Leistungssteigerung zu erhalten, wird der SMP-Knoten durch eine NUMA-Architektur mit P Prozessoren und P Speichern ersetzt.

Beachten Sie dabei folgende vereinfachende Annahmen:

- Erfolgt ein Speicherzugriff auf einen entfernten Speicher, so benötigt ein Speicherzugriff drei Zeiteinheiten.
- Wird nur ein Prozessor verwendet, so befinden alle zur Berechnung notwendigen Daten im lokal zum Prozessor gehörenden Speicher.

Welche Beschleunigung lässt sich erzielen, wenn die Zustände der Nachbarknoten immer aus entfernten Speichern abgerufen werden müssen?